

A Bandpass Filter Using Symmetrical Coplanar Structure without backed ground plane

อภิรดา นามแสง¹

คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีราชมงคล

โทร: 0-2549-3429 โทรสาร: 0-2549-3422

บทคัดย่อ

บทความวิจัยฉบับนี้ได้นำเสนอของจริงของผ่านແຄບລົດຂາດໂດຍໃຫ້ໂຄຮສ້າງສາຍນຳສັງຄູານະນາບ່ວມໜົນດີທີ່ໄມ້ມີກຽວດໍດ້ານລ່າງແບນສົມມາຕົມຊື່ໄດ້ທໍາການຈໍາລອງແບນກາರທໍາງນາດດ້ວຍໂປຣແກຣມ IE3D ZELAND ຊຶ່ງເປັນໂປຣແກຣມອອກແບນວງຈາກທາງຮະບບສ່ວນສາຍໄນໂຄຣເວັບພ້ອມທີ່ໄວ້ເຄຣະທີ່ຄ່າຕ່າງໆ ທີ່ຄວາມຄືກ່າວງປະມານ 2 GHz ໂດຍງຈຈະກອງຜ່ານແຄບນີ້ໄດ້ນຳສາຍນຳສັງຄູານແບນວງຈາປີດ ມາໃຊ້ວ່າງກັນສາຍນຳສັງຄູານແບນວງຈາປິດ

Abstract

This paper presents A Bandpass Filter Using Symmetrical Coplanar Structure without backed ground plane. The filters were computerized designed at the operating frequency around 2 GHz by employing IE3D ZELAND programs. The proposed filter uses open and short transmission line together due to the open transmission line employed to size reduction.

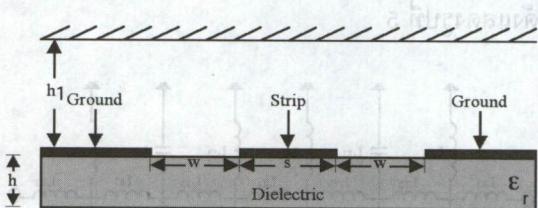
1. บทนำ

ງຈຈະກອງຜ່ານແຄບ ເປັນງຈຈະກອງຄວາມຄືທີ່ຖືກນຳນາໄສ້ຈານກັນອ່າງແພຣ່ຫລາຍ ໂດຍເພັະໃນຮະບບກາຮືສ່ວນສາຍແລະໄດ້ນຳນາມປະຢຸກຕີໃຫ້ໃນງານອຸດສາຫກຮມອື່ນໆ ຈຶ່ງກັນມາໃຫ້ກົດແກບຄວາມຄືທີ່ໄມ້ຕ້ອງການທີ່ໄປແລະຈະຄົງເພັະແບນກາມຄືທີ່ຕ້ອງການໄວ້ປັຈບັນທັນໂດຍໄດ້ມີການພັດນາໄປອ່າງໄມ່ຫຼຸດຍັ້ງເພື່ອໃຫ້ທັນຕ່ອເທັນໂດຍທີ່ເປີເປີຍໄປ ຈຶ່ງໄດ້ມີຜົວຈັຍແລະພັດນາວົງຈາກຈະກອງຜ່ານແຄບຕົວດົມ ເວັ່ນແຮງງຈຈະກອງຜ່ານແຄບຈະມີໂຄຮສ້າງເປັນແບນໄມໂຄຣສຕັປີມຂາດໄຫຍ່ແລະຈະມີຂ້ອຈຳກັດ ແ່ນປັບປຸງກາຮືຕ່ອງການ ລົງກຽວດໍ ເພະຈະຕ້ອງມີໜ່ອງຜ່ານ (Via holes) ເພື່ອເຊື່ອມຕ່ອງການດໍດ້ານນັກບະນາບກຽວດໍດ້ານລ່າງ ທ່ານໄໝມີຄວາມຜິດເພີ່ນຂອງສັງຄູານສູງ (High Dispersion) ກາຮືສູງເລີຍສູງ (High Insertion Loss) ແລະແບນດົວດົກທີ່ທີ່ມີຂາດກວ້ານຳກັບຕ່າງໆ ຕ້ອມມາມີຜົວຈັຍນຳເສັນອງຈາກຈະກອງຜ່ານແຄບດ້ວຍໂຄຮສ້າງຮະນາບ່ວມສາຍນຳສັງຄູານຮະນາບ່ວມ ຊຶ່ງໂຄຮສ້າງນີ້ຈະມີສາຍນຳສັງຄູານອູ່ດ້ານເດີຍກັບກຽວດໍ ທ່ານໄໝມີຜົວຈັຍເລີຍປັບປຸງທັງກລ່າໄດ້ ແລະເປັນໂຄຮສ້າງທີ່ໜ່າຍໃນກາຮືຕ່ອງການ ໄດ້ແບນດົວດົກທີ່ແຄບ ເມື່ອມີກາຮືຕ່ອງການເພີ່ມເຕີມທີ່ຈົນດັກທີ່ພໍໂທຮູ່ພາລີ່ຟ ຕ່ອອຸປະກອນທີ່ຈະກອງຈະກອງຜ່ານແຄບ ວຈຈະກອງທີ່ໄດ້ມີຂາດທີ່ໄມ້ໄຫຍ່ເກີນໄປ ກະຈາຍຕາມຄວາມຄື (Dispersion) ແລະກາຮືສູງເລີຍເນື່ອຈາກກາຮືໄສ່ແທກ (Insertion Loss) ຕ່າງ່ກ່າວກາຮືໃຊ້ສາຍນຳສັງຄູານແບນໄມໂຄຣສຕັປີ ແລະສາມາດຄຳນຳໄປພັດນາເປັນງຈຈະກອງຜ່ານແຄບໄດ້ໃນອາຄາຕ

2. ทฤษฎีเกี่ยวกับ

คุณลักษณะของสายนำสัญญาณระนาบร่วมชนิดไม่มีกราวด์ด้านล่าง

สายนำสัญญาณระนาบร่วมชนิดค้นขึ้นโดย Wen ในปี ค.ศ. 1969 ในที่นี้จะยกตัวอย่างสายนำสัญญาณแบบระนาบร่วมชนิดที่ได้มีการนำไว้จิ้ง คือ สายนำสัญญาณระนาบร่วมชนิดที่ไม่มีกราวด์ด้านล่าง (Coplanar Waveguide without backed ground plane) ดังแสดงในภาพที่ 1 ซึ่งประกอบด้วย สตริป (Strip) อยู่ตรงกลางด้านบนของฐานรองไดอิเล็กทริก (Substrate) โดย มีความกว้างของสติปคือ S ด้านข้างทั้งสองข้างของสติป มีลักษณะเป็นร่อง (Slot) และระนาบกราวด์ ตามลำดับ ซึ่งความกว้างระหว่างสติปและระนาบกราวด์คือ W และ มีความหนาของฐานรองไดอิเล็กทริกคือ h ดังแสดงในภาพที่ 1



ภาพที่ 1 โครงสร้างสายนำสัญญาณระนาบร่วมชนิดไม่มีกราวด์ด้านล่าง

ค่าอัมพ์เดนซ์คุณลักษณะของสายนำสัญญาณหาได้จาก

$$Z_0 = \frac{60}{\pi \sqrt{\epsilon_{re}}} \frac{1}{K(k_1)/K'(k_1) + K(k_3)/K'(k_3)}$$

ค่าคงที่ไดอิเล็กทริกประสิทธิผลหาได้จาก

$$\epsilon_r = 1 + q(\epsilon_r - 1)$$

โดยที่

$$q = \frac{\kappa(k_2)/\kappa'(k_2)}{\kappa(k_1)/\kappa'(k_1) + \kappa(k_3)/\kappa'(k_3)}$$

เมื่อ q คือ ตัวประกอบการคูณ และ

$$k_1 = \frac{s}{s + 2w}$$

$$k_2 = \frac{\sinh(\pi s/4h)}{\sinh(\pi(s+2w)/4h)}$$

$$k_3 = \frac{\tanh(\pi s/4h)}{\tanh(\pi(s+2w)/4h)}$$

โดยที่

S คือ ความกว้างของสายนำสัญญาณ

W คือ ความกว้างของร่อง

h คือ ความสูงของฐานรองไดอิเล็กทริก

h_1 คือ ระยะความสูงของกรอบชีลด์ (Cover Shield)

การอินทิกรัลริบแบบสมบูรณ์ขั้นแรกสามารถหาได้โดย

$$K(k) = \int_0^{\pi/2} \frac{d\theta}{\sqrt{1 - k^2 \sin^2 \theta}}$$

โดยที่

$$K'(k) = K(k')$$

$$k' = \sqrt{1 - k^2}$$

และอัตราส่วนของ $K(k)/K'(k)$ สามารถหาได้โดย การประมาณคือ

$$\frac{K(k)}{K'(k)} = \frac{\pi}{\ln \left[2 \left(1 + \sqrt{k'} \right) \left(1 - \sqrt{k'} \right) \right]}$$

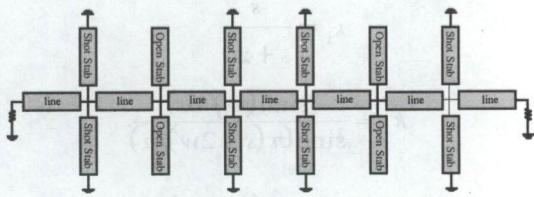
เมื่อ $0 \leq k \leq 0.707$

$$\frac{K(k)}{K'(k)} = \frac{1}{\pi} \ln \left[(1 + \sqrt{k}) / (1 - \sqrt{k}) \right]$$

เมื่อ $0.707 \leq k \leq 1$

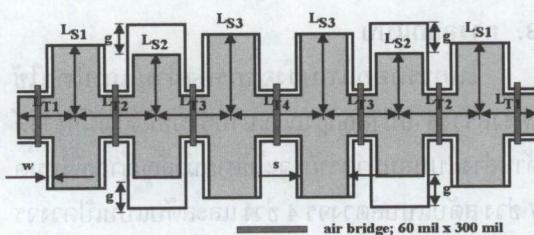
3. การออกแบบ

ในการออกแบบจะกรองผ่านแบบโดยใช้ โครงสร้างสายนำสัญญาณระนาบร่วมชนิดไม่มีกราวด์ ด้านล่างแบบสามตันน์ จะใช้สายนำสัญญาณทั้งหมด 7 ช่วง สติปแบบลัดวงจร 4 ช่วง และสติปแบบเปิดวงจร 2 ช่วง โดยจะใช้สติปในแต่ละช่วง ฉะ 2 ชิ้น ดังแสดงในภาพที่ 2



ภาพที่ 2 โครงสร้างวงจรของผ่านแบบสมมาตร

กำหนดให้ความกว้างของสตีป และ ร่องระหว่าง สตีปถึงระนาบกราวด์ มีขนาดเท่ากันทุกช่วงของวงจร ซึ่งความกว้างของสตีป $S = 65.5$ มิล และร่องระหว่าง สตีปถึงระนาบกราวด์ $= 25$ มิล นั่นคืออัอมพีเดนซ์ คุณลักษณะของสายนำสัญญาณจะมีขนาดเท่ากับ 50 โอม Ω ซึ่งจะเท่ากับอัอมพีเดนซ์ของขั้วต่อ SMA ที่ต่อ เชื่อมกับอินพุตและเอาต์พุตของวงจร กรองผ่านแบบ โดยความยาวของสายนำสัญญาณ L_{T_1} ด้านซ้าย จะต้อง เท่ากับความยาวของสายนำสัญญาณ L_{T_1} ด้านขวา, ความยาว ของสายนำสัญญาณ L_{T_2} ด้านซ้ายจะต้องเท่ากับ ความยาวของสายนำสัญญาณ L_{T_2} ด้านขวา, ความยาว ของสายนำสัญญาณ L_{T_3} ด้านซ้ายจะต้องเท่ากับความ ยาวของสายนำสัญญาณ L_{T_3} ด้านขวาถอยร่นเข้ามา ตามลำดับ ในส่วนของสตีปที่เชื่อมเดียวกันคือ ความยาว ของสตีปแบบลัดวงจร L_{S1} ด้านซ้ายทั้งด้านบนและ ด้านล่าง จะต้องเท่ากับความยาวของสตีปแบบลัดวงจร L_{S1} ด้านขวาทั้งด้านบนและด้านล่าง, ความยาวของ สตีปแบบเปิดวงจร L_{S2} ด้านซ้ายทั้งด้านบนและด้านล่าง จะต้องเท่ากับ ความยาวของสตีปแบบเปิดวงจร L_{S2} ด้านขวาทั้งด้านบนและด้านล่าง โดยมีค่าความกว้าง ของช่องปลายเปิด $g = 80$ มิล, ความยาวของสตีป แบบลัดวงจร L_{S3} ด้านซ้ายทั้งด้านบนและด้านล่าง จะ ต้องเท่ากับความยาวของสตีปแบบลัดวงจร L_{S3} ด้านขวาทั้งด้านบนและด้านล่างตามลำดับ



ภาพที่ 3 แบบจำลองการทำงาน

จากการจำลองการทำงาน จะทำให้ได้ขนาด ความยาวของสายนำสัญญาณของวงจรกรองผ่านแบบ โดยใช้สายนำสัญญาณระนาบร่วมชนิดไม่มีกราวด์ ด้านล่างแบบสมมาตรดังนี้

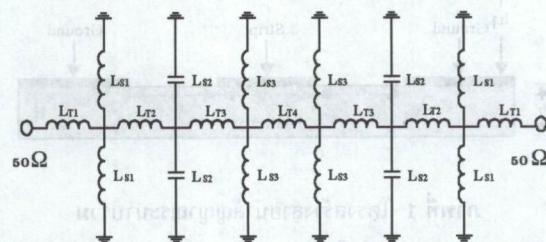
$$L_{T_1} = 289 \text{ มิล}, \quad L_{S1} = 325 \text{ มิล},$$

$$L_{T_2} = 320 \text{ มิล}, \quad L_{S2} = 320 \text{ มิล},$$

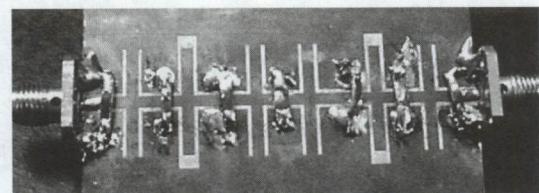
$$L_{T_3} = 400 \text{ มิล}, \quad L_{S3} = 338 \text{ มิล},$$

$$L_{T_4} = 310 \text{ มิล}$$

นอกจากนี้ยังสามารถแปลงขนาดความยาวของ สายนำสัญญาณ และสตีปให้เป็นวงจรเทียบเคียงได้อีก ด้วยดังแสดงในภาพที่ 4 ซึ่งพบว่า สตีปแบบเปิด วงจร L_{S2} จะแสดงคุณสมบัติคล้ายกับเป็นตัวเก็บประจุ ส่วนสายนำสัญญาณและสตีปแบบลัดวงจร L_{T_1} จะ แสดงคุณสมบัติคล้ายกับเป็นตัวเหนี่ยวนำ งานวิจัยขึ้น นี้มีขนาด $2328 \text{ มิล} \times 905 \text{ มิล}$ ซึ่งขึ้นงานจริง ดังแสดงรูปที่ 5



ภาพที่ 4 วงจรเทียบเคียงของวงจรกรองผ่านแบบโดยใช้สายนำสัญญาณระนาบร่วมแบบสมมาตรชนิดไม่มีกราวด์ด้านล่าง

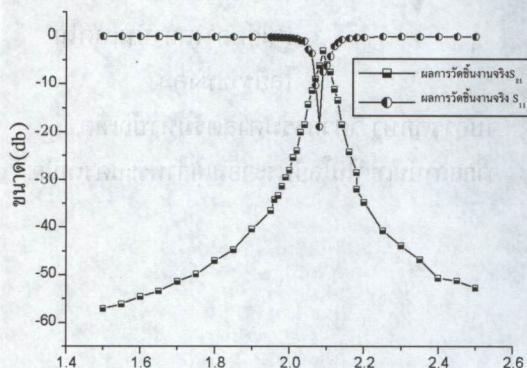


ภาพที่ 5 ขึ้นงานสมบูรณ์ของวงจรกรองผ่านแบบโดยใช้สายนำสัญญาณระนาบร่วมแบบสมมาตรชนิดไม่มีกราวด์ด้านล่าง

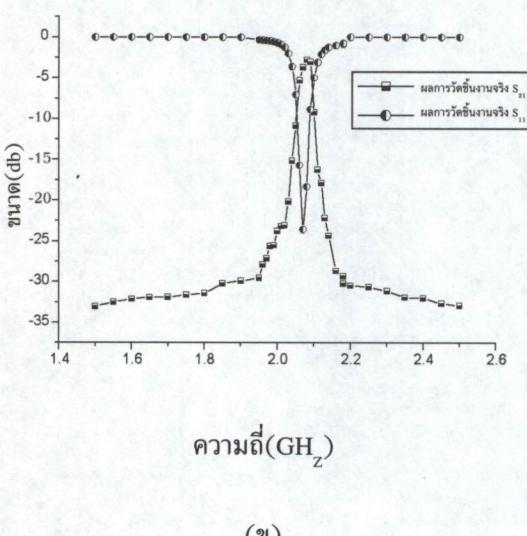
4. ผลการทดลอง

วิธีการวัดทดสอบของวงจรกรองผ่านแบบโดยใช้ สายนำสัญญาณระนาบร่วมแบบสมมาตรชนิดไม่มี กราวด์ด้านล่าง สามารถแบ่งวิธีการวัดทดสอบออกเป็น

2 ส่วน คือ การวัดทดสอบหาค่าความสูญเสียเนื่องจาก การใส่แทรก $S_{21} = -1.96 \text{ dB}$ และ การวัดทดสอบหา ค่าความสูญเสียเนื่องจากการย้อนกลับ $S_{11} = -19.19 \text{ dB}$ แบบดิจิตที่มีค่าประมาณ 90 MHz โดยค่าผลการ ทดลองที่ได้ดังแสดงในภาพที่ 6



ความถี่ (GHz)
(ก)



ความถี่ (GHz)
(ข)

ภาพที่ 6 ผลการทดลองของวงจรกรองผ่านแบบโดยใช้สายนำ สัญญาณระนาบร่วมแบบสมมาตรชนิดไม่มีกราวด์ด้านล่าง (ก) การจำลองการทำงาน (ข) การวัดขั้นงานจริง

5. สรุป

ผลจากการวัดขั้นงานจริงพบว่าค่าความสูญเสีย

เนื่องจากการใส่แทรกสูงกว่า -3 dB และค่าความ สูญเสียเนื่องจากการย้อนกลับต่ำกว่า -10 dB ซึ่งผล การทดลองที่ได้มีความสอดคล้องกับทฤษฎีการจำลอง การทำงาน ซึ่งยอมรับได้ โดยสามารถนำไปประยุกต์ และพัฒนาไปเป็นวงจรรวมไมโครเวฟต่อไป

6. เอกสารอ้างอิง

- [1] A. Görür. “A novel coplanar slow-wave structure” *IEEE Microwave and Guided Wave Lett.*, vol. 4, no. 3, Mar 1994.
- [2] W.H. Haydl. “Properties of meander coplanar transmission lines.” *IEEE Microwave and Guided Wave Lett.*, vol. 2, no. 11, Nov 1992.
- [3] Mohsen Naghed, Ingo Wolff. “Equivalent Capacitance of Coplanar Waveguide Discontinuities and Intredigitated Capacitors Using a Three-dimensional Finite Difference Method.” *IEEE Trans. Microwave Theory and Tech.*, vol. 38, no. 12, pp. 1808–1815, Dec. 1990.
- [4] E. A. Soliman, P. Pieters, and E. Beyne. “Thin Film Tunnels Versus Air-Bridges in Coplanar Waveguide Discontinuities.” *IEEE Letter.*, 1998.
- [5] Klaus Beilenhoff, Harald Klingbeli, Wolfgang Heinrich and Hans L. Hartnagel. “Open and Short Circuits in Coplanar MMIC’s.” *IEEE Trans. Microwave Theory and Tech.*, vol. 41, no. 9, pp.1534–1537, Sep 1993.
- [6] T. N. Chang and Y.H. Shiu. “Coplanar Waveguide Filters with Floating strips.” *IEE Proc. Microwave. Antennas Propag.*, vol. 147, no. 1, pp. 58–62, Feb 2000.
- [7] Yu-Kang Kuo, Chi-Hsueh Wang and Chun Hsiung Chen. “Novel Reduced- Size Coplanar Waveguide Bandpass Filter.” *IEEE Microwave and Wireless Letters*, vol. 11, no. 12, pp. 65–67, Feb 2001.

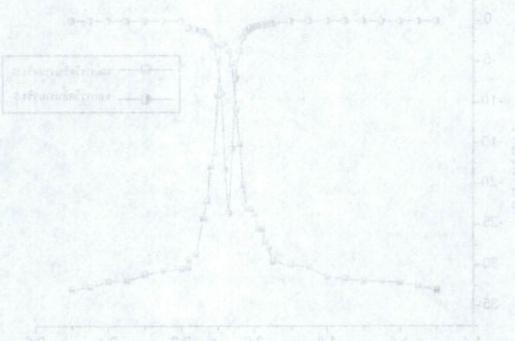
- [8] Khelifa Hettak, Tony Laneve and Malcolm G.Stubs. “Size-Reduction Techniques for CPW and ACPS Structures.” *IEEE Trans. Microwave Theory and Tech.*, vol. 49, no. 11, pp. 2112–2116, Nov 2001.
- [9] Brian C. Wadell. “Transmission Line Design Handbook.” Artech House, 1991.
- [10] K. C. Gupta, R. Garg, I. Bahl and P. Bhartia. “Microstrip Lines and Slotlines”, 2nd edition, Artech House, London, 1996.
- [11] C.P. Wen. “Coplanar-Waveguide Directional Coupler.” *IEEE Trans. On Microwave Theory and Tech.*, Vol. 18, pp. 318–332, June 1970.
- [12] L. Yuan, J. Paul, and P. Yen, “140 GHz Quasi-Optical Planar Mixer,” *IEEE MTT-S Int. Microwave Symp.*, pp. 374–375, 1982.

ประวัติผู้วิจัย



นางสาวอภิรดา นามแสลง
อาจารย์ประจำภาควิชา
วิศวกรรมไฟฟ้า
คณะวิศวกรรมศาสตร์
ศูนย์กลางสถาบันเทคโนโลยีราชมงคล
โลหะฯ

จบการศึกษา วิศวกรรมศาสตร์มหภาคพิต
จากสถาบันเทคโนโลยีพระจอมเกล้าพระนครเหนือ



(a)

Return Loss (dB)

Frequency (GHz)

บ. ๒๗

นักวิจัยที่ได้รับการสนับสนุนที่สำคัญที่สุด